

Programa del V Simposio de Sistemas de Tiempo Real en el CEDI 2016

Jueves 15 de septiembre

16:00-17:30 Bienvenida y conferencia invitada

Time Predictability and Composability in High-Performance Mixed-Criticality Multicore Systems

Francisco J. Cazorla

BSC (Barcelona Supercomputing Center)

17:30-18:00 Descanso-Café

18:00-19:30 Middleware de comunicaciones y casos de estudio

Un Middleware Centrado en Datos para el Control en Tiempo Real de Redes de Energía Inteligentes

Jaime Chen, Eduardo Cañete, Manuel Díaz, Daniel Garrido y Krzysztof Piotrowski

Comportamiento del middleware de comunicaciones Ice en entornos con y sin virtualización

Jorge Domínguez Poblete, Marisol García Valls y Christian Calva-Urrego

Análisis de herramientas de generación automática de código para modelos Simulink

Beatriz Lacruz, Jorge Garrido, Juan Zamorano y Juan A. de La Puente

20:30 CENA DE GALA

Viernes 16 de septiembre

9:00-10:30 Sistemas operativos y gestión de recursos

Selección de una arquitectura many-core comercial como plataforma de tiempo real

David García Villaescusa, Michael González Harbour y Mario Aldea Rivas

Servicios de tiempo real en el sistema operativo Android

Alejandro Pérez Ruiz, Mario Aldea Rivas y Michael González Harbour

Diseño y gestión de la demanda flexible de recursos en aplicaciones multimedia

Aintzane Armentia, Unai Gangoit, Elisabet Estevez y Marga Marcos

10:30-11:00 Descanso-Café

11:00-12:30 Modelado, análisis temporal, configuración y optimización

Obtención del WCET óptimo con caches de instrucciones bloqueables (Lock-MS) en Ottawa

Alba Pedro-Zapater, Clemente Rodríguez, Juan Segarra, Rubén Gran y Víctor Viñals-Yúfera

Herramienta de configuración para sistemas IMA-SP

Yolanda Valiente, Patricia Balbastre y José Enrique Simó

Interpretación de dos algoritmos EDF on-line para la optimización de sistemas distribuidos de tiempo real

Juan M. Rivas y J. Javier Gutiérrez